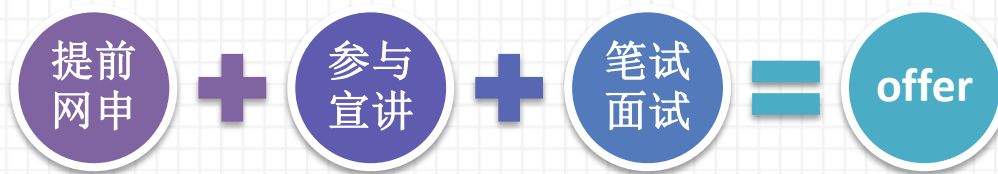


上海华力——2021 届春招简章



公司简介

上海华力
—12英寸制造平台，国家集成电路产业布局重点企业

- ◆ 国内Foundry企业**首条全自动生产线**，自主开发生产线智能调度控制系统，自动派工率达到在97%以上，体现了当前智能制造的**最高水平**；
- ◆ 采取**先进工艺和特色工艺同步发展策略**，拥有自主知识产权的55-40-28纳米和更先进的逻辑工艺技术平台，并重点布局射频、高压、超低功耗、CIS、eFlash等特色工艺平台；
- ◆ 2016年底启动建设的华力二期项目，总投资**387亿元**人民币，设计月产能4万片，28-14纳米工艺节点，以先进的工艺制程和完备的解决方案，专注于为客户提供**一站式芯片制造技术服务**。

华力二期项目（华虹六厂）

总投资**387亿元**人民币（59亿美元）设计月产能**4万片**，工艺能力为28-14纳米的12英寸生产线，以先进的工艺制程和完备的解决方案，专注于为客户提供**一站式芯片制造技术服务**。

应聘方式

1

•PC端申请
 •网申地址：<http://www.hotjob.cn/wt/hlmc/web/index>

2

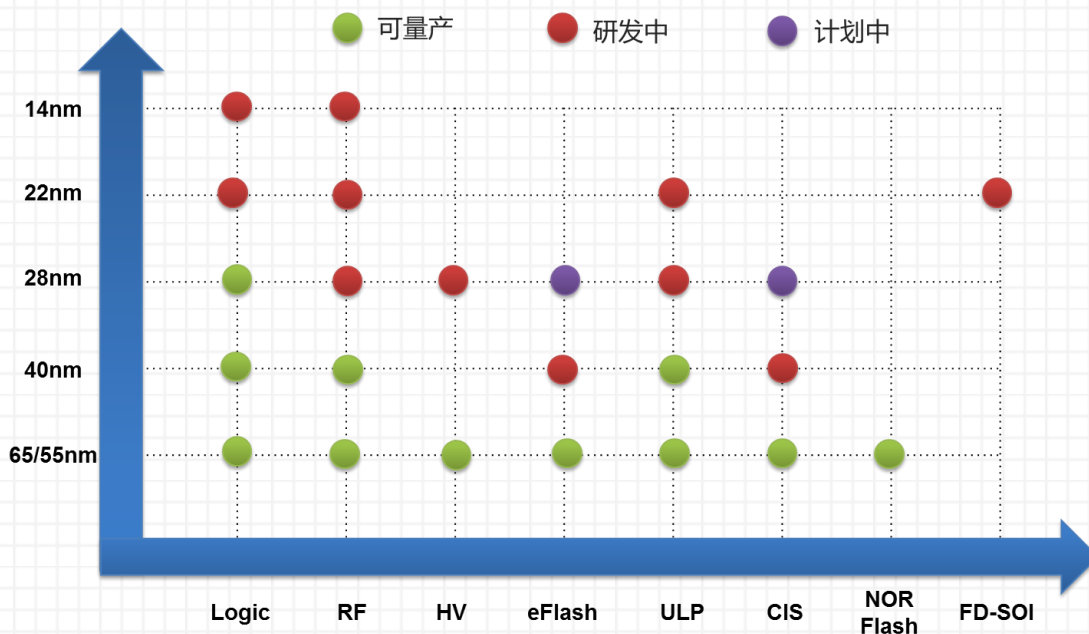
•手机端申请：
 •关注“华力微招聘”，点击菜单“一键应聘”-“校园招聘”直接投递简历。

3

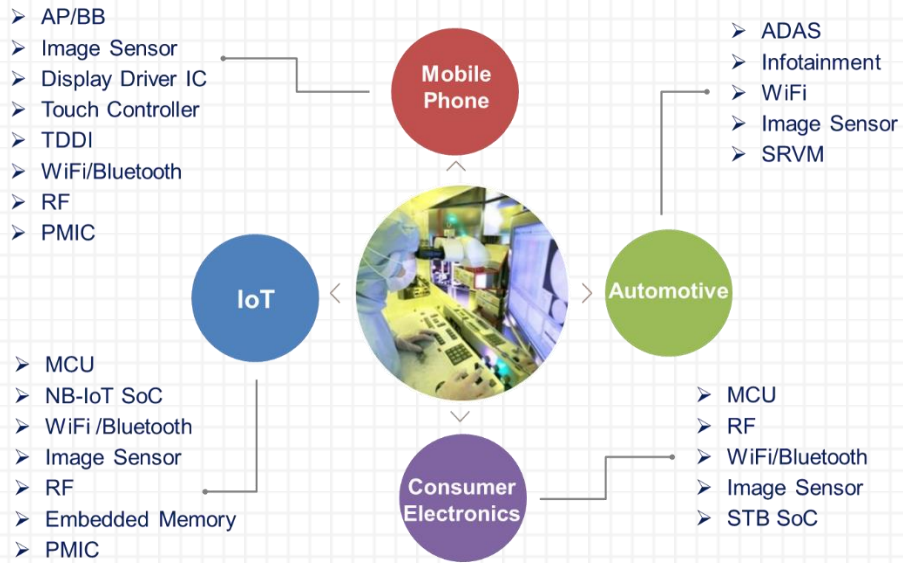
•注意事项：
 •每位候选者可投递1个岗位；可选择是否接受岗位调剂
 •网申系统开放周期：2021年2月1日至2021年6月底。

↔ 工艺技术 ↔

上海华力采取先进工艺和特色工艺同步发展策略，一方面遵循摩尔定律路线，建立拥有自主知识产权的 65/55 纳米、40 纳米、28/22 纳米和更先进的逻辑工艺技术平台；另一方面专注于差异化路线，重点布局射频、高压、嵌入式非易失性存储器工艺（eNVM）、超低功耗、图像传感器以及独立式非易失性闪存工艺（NOR Flash）等特色工艺平台。

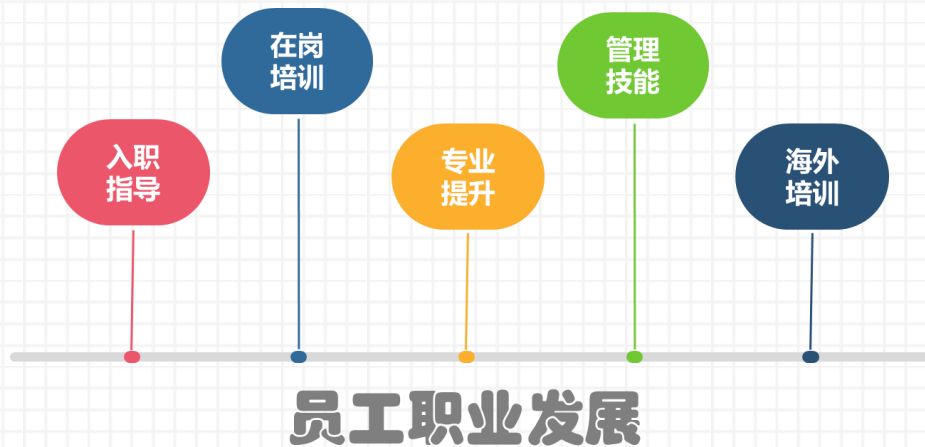


↔ 产品应用 ↔



培训发展

公司关注员工的个人成长及发展，鼓励员工尝试多种学习方式，在工作中接受不同的机会和挑战，并提供可能的一切帮助和指导，满足员工在各职业发展阶段的不同需求。



其他信息

官网: <http://www.hlmc.cn>

微信: 华力微招聘

电话: (021) 61871212

传真: (021) 61870100

邮编: 201203



关注“华力微招聘”
校招动态尽在掌握

上海华力——2021 届春招计划

1. 电路设计工程师

学历：硕士及以上

专业：微电子、电子、物理、材料、化学等

职位描述：

- 1) 基于先进工艺，完成 IP 规格定义、电路研发及设计包件交付；
- 2) 主导模块级或系统级数字、模拟电路 IP 设计，测试芯片设计等设计，包括且不局限于 IO/单元库/存储器编译器/非挥发性存储器 IP/电源管理类 IP/时域频率类模拟 IP 等等；
- 3) 参与电路的版图设计，与版图设计工程师一起，制定方案、布局等技术细节，完成设计并制定流片计划；
- 4) 参与测试芯片的评价工作，和测试工程师一起，完成 IP 的验证。

2. 电路验证工程师

学历：硕士及以上

专业：微电子、电子、物理、材料、自动化、通讯、计算机等

职位描述：

- 1) 负责硅片级/板级测试环境搭建、程序开发、验证与评价；
- 2) 制定测试方案，开发测试程序和数据处理脚本；
- 3) 测试用探针卡、PCB、单片机的设计开发；
- 4) 使用自动测试仪，完成芯片测试及 IP 评价；
- 5) 与设计工程师/工艺工程师一起，进行芯片失效分析。

3. 版图设计工程师

学历：本科及以上

专业：微电子、电子、物理、材料、化学等

职位描述：

- 1) 基于先进工艺，按照电路设计要求，完成 IP 级/芯片级版图设计、物理验证及寄生参数提取；
- 2) 提交 Tape Out Request Form，将版图设计数据移交流片团队；
- 3) 完成 JDV (Job Deck View)，在光掩模制作之前，确认光掩模数据的正确性。

4. 先进工艺集成研发工程师

学历：硕士及以上

专业：集成电路、微电子、物理、计算机等

职位描述：

- 1) 负责新工艺及新技术的开发，制定工艺流程及具体步骤规格，并使之适于量产；

- 2) 通过不良解析、工艺优化、器件电性分析，对策立项和改善措施实施，提高良品率并通过可靠性验证；
- 3) 推动工艺的简化和优化，参与新设备、新材料的评估。

5. 先进工艺研发工程师

学历：硕士及以上

专业：微电子、物理、材料等

职位描述：

- 1) 负责新工艺流程中具体工艺（如光刻，干刻，薄膜，离子注入，湿法等）的开发和建立，满足工艺规格的要求；
- 2) 维护工艺稳定，优化工艺参数，减少工艺缺陷，提升制品良品率；处理工艺过程中出现的各种问题，保证研发项目按预定计划顺利实施完成；
- 3) 收集实验数据，整理实验报告，准备技术文档，完成技术转移工作；
- 4) 完成新工艺、新材料、新设备的评估、引进工作。

6. 器件模型工程师

学历：博士

专业：集成电路、微电子、物理、计算机等

职位描述：

- 1) 负责先进逻辑器件，高压器件(LDMOS)，Flash 器件的调试及优化，配合研发需要，不断地执行改善计划；
- 2) 负责制定实验计划，对实验制品进行电性测试及分析，并完成实验报告；
- 3) 配合集成工程师，改善器件性能，提升制品良品率；
- 4) 处理实验制品生产中的异常事故，使制品生产流畅进行。

7. 工艺工程师

学历：硕士及以上

专业：材料、化学/化工、物理、微电子等

职位描述：

- 1) 减少工艺缺陷，改进工艺条件，维护工艺的稳定性，提高成品率；
- 2) 通过优化工艺条件等方法，提高生产效率，保证产能需求；
- 3) 通过 SecondSource、优化作业条件等方法，不断降低成本；
- 4) 参与新材料的评估，协助设备工程师进行相关问题的调查，做好工艺设备的选型、安装调试，按时移交，满足产能需求；
- 5) 工作需要翻班。

8. 工艺集成工程师

学历：硕士及以上

专业：微电子、材料、物理等

职位描述：

- 1) 通过不良解析、工艺优化，对策立项和改善措施实施，提高良品率；
- 2) 推动工艺的优化，提高产品 Cp/Cpk，不断地创造和展开新技术，参与新设备的评估，提高生产能力和品质；
- 3) 协调处理制品生产中的异常事故，采取对策，降低 STOP LOT 率和废弃率；提高品质，提高客户满意度；
- 4) 工作需要翻班。

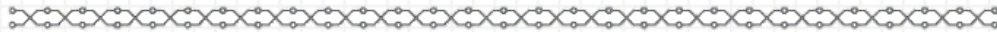
9. 良率提升工程师

学历：硕士及以上

专业：理工科类

职位描述：

- 1) 分析所负责 Layer（产品）的 DD 状况，分析主要的问题点，并推动问题的改善；对新模式和重大问题进行分析，及时反馈到相关部门，减小生产线的受损；
- 2) 负责所管辖产品（Layer）的 Recipe 状况，并制定改善计划；
- 3) 对问题装置进行 Down 机，对修复后的状况进行跟踪和确认；
- 4) 制定监控规范，在线检测的操作，以保证在线监控组人员有序有指导的工作；
- 5) 负责设备的应用方面的调试任务，保证设备按计划投入使用。



更多信息，欢迎登陆公司官网或关注公司微信号“华力微招聘”了解。

华力热忱欢迎有工作激情、愿与团队共同前进的优秀学生加入！

