**企业介绍**

上海安路信息科技股份有限公司成立于2011年，总部位于浦东新区张江科学城。安路科技专注于FPGA芯片设计领域，通过多年的技术积累，公司在FPGA芯片设计技术、SoC系统集成技术、FPGA专用EDA软件技术、FPGA芯片测试技术和FPGA应用解决方案等领域均有技术突破。

**职位简介**

**FPGA 开发工程师（上海 成都 济南）**

**岗位职责：**

1.参与FPGA/SOC芯片研发项目需求分析，系统架构设计；

2.负责FPGA/SOC芯片应用/IP方案等相关方案设计、详细设计、RTL编码、仿真验证、板级调试；

3.配合芯片研发人员进行底层问题调试以及定位和报告书写；

4.支持客户系统调试，收集客户需求，修复BUG并反馈客户；

5.负责归档FPGA开发的方案、设计、测试并编写相应的使用文档；

6.负责编写培训材料，对用户进行软硬件应用培训。

**岗位要求：**

1.电子工程、微电子、通信工程或计算机等相关本科以上学历；

2.有一定的英文读写能力，能够熟练阅读芯片数据手册。

3.熟悉FPGA设计开发全流程，熟练使用FPGA开发调试工具和仿真工具，掌握Verilog/VHDL语言，良好的编码风格；

**以下熟悉其中一项即可投递：**

4.熟悉大厂FPGA相关器件，了解其内部结构、熟悉器件的基本IP；

5.熟练使用MATLAB，能用RTL实现C算法；

6.有LVDS、SRIO、PCI/PCIe、Ethernet、DDR等高速接口之一应用设计经验者优先；

7. 有图像处理、信号处理、电机驱动算法等经验优先;

8. 熟悉微机原理，了解或学习过至少一种RISC体系架构 （ARM，RISC-V等）;

9．具备嵌入式C语言编程相关经验。

**嵌入式软件工程师（上海）**

**岗位职责：**

1.负责SOC芯片romcode开发, 芯片验证

2.负责SOC芯片RTOS, Linux下BSP, SDK开发

任职要求：

1.熟练掌握ASM/C/C++编程技巧；

2.熟悉ARM/Riscv体系架构；

3.熟悉bootloader/u-boot工作原理以及linux启动流程；

4.熟悉RTOS, 或者linux基础知识;

5.熟练使用GCC/make开发环境及GDB调试环境；

6.熟悉一种或多种SOC模块驱动编写：DMA，SPI，USB，I2C，CANbus，Ethernet等；

7.EE，CS及相关专业本科及以上学历；

**数字IC验证工程师（上海 成都 济南）**

岗位职责：

1.负责高速数模混合信号IP及产品研发；

2.负责高速数字设计验证，包括协议实现、混合信号环路、数字较准等RTL设计的验证；

3.基于SV或UVM搭建系统级验证平台，制定验证计划、编写验证用例以及收集分析覆盖率报告等。

岗位要求：

1.微电子、电路与系统相关专业，本科及以上学位；

2.熟悉UVM/SystemVerilog/C/C++，具有实际使用经验的优先考虑；

3.熟练使用Perl或Python编写脚本；

4.对高速数字及混合信号设计和验证有一定的理解；

5.有团队合作精神，具有良好的沟通能力；

6.熟悉PCIE，USB，Gigabit Ethernet等SERDES协议的优先考虑。

**数字IC设计工程师（上海 成都 北京 济南）**

岗位职责:

1.主要从事IP、SOC模块级电路逻辑设计；

2.完成IP结构设计或SoC系统架构设计，RTL实现以及相关仿真验证和原型验证工作；

3.参与芯片设计综合，时序分析，DFT，测试工作；

4.参与物理版图设计指导性工作；

5.完成设计开发过程中的文档撰写工作；

6.完成芯片回片后silicon validation和debug相关工作直至量产。

岗位要求:

1.硕士及以上学历，集成电路、通信工程、电子科学与技术、计算机工程、电子工程学或微电子学专业毕业；

2.熟悉数字逻辑设计，验证，综合和测试；

3.熟悉FPGA/ASIC设计流程

4.熟悉使用tcl/perl/python/shell等脚本语言

3.熟悉Verilog语言和仿真环境，了解低功耗设计和SOC基本知识；

4.有相关综合，DFT及时序分析经验者为佳；

5.熟悉Design Compiler，IC Compiler，PrimeTime等EDA工具者为佳；

6.需要踏实认真，具备良好的沟通能力以及较强的工作主动性，适应团队合作。

**数字后端设计工程师（上海）**

岗位职责：

1.负责数字模块以及SOC芯片的数字后端物理设计全流程。

2.日常工作包括：数字后端布局布线，物理验证,静态时序分析和电源完整性分析。

岗位要求：

1.本科及以上学历，电子工程，计算机科学，信息技术，数学，理论物理等专业优先，有相关数字后端实习经验或专业培训优先;

2.了解制造工艺的物理设计规则，能分析和解决DRC，LVS，ANT，ERC等问题;

3.掌握芯片数字后端设计流程和静态时序分析基础知识；

4.具备积极主动学习和勤奋思考能力，良好的表达沟通和团队协作精神；

5.耐心细致的工作态度，锲而不舍的专研精神和爱岗敬业的责任心。

**DFT 工程师（上海 成都）**

岗位职责：

1.模块至顶层级的DFT测试计划、测试结构定义，测试SPEC；

2.DFT电路的实现和验证，优化并完善DFT设计流程，包括MBIST、SCAN、boundaryscan、ATPG以及其他可测性电路设计；

3.配合完成数字前端设计流程，包括DC、FM、STA、功耗分析等；

4.DFT相关的STA/Power等方面的Signoff；

5.DFT设计和验证自动化流程及最终量产测试的向量产生和验证；

6.协助完成ATE机台测试failure诊断并提供解决方法；

岗位要求：

1.硕士及以上，微电子／电子工程／通信工程等相关专业；

2.熟悉主流EDA工具；

3.熟悉数字逻辑设计、综合、静态时序分析；

4.掌握shell/TCL/Perl/Python脚本语言；

5.了解CP/FT测试流程；

6.良好的英文沟通能力。

**数字IC验证工程师（Serdes）（上海）**

岗位职责：

1.负责高速数模混合信号IP及产品研发；

2.负责高速数字设计验证，包括协议实现、混合信号环路、数字较准等RTL设计的验证；

3.基于SV或UVM搭建系统级验证平台，编写测试计划、测试用例以及收集覆盖率报告等，协助设计工程师进行debug。

岗位要求：

1.微电子、电路与系统相关专业，硕士及以上学位

2.熟悉UVM/SystemVerilog/C/C++，具有实际使用经验；

3.熟练使用Perl或Python编写脚本；

4.对高速数字及混合信号设计和验证有深刻的理解；

5.有团队合作精神，具有良好的沟通能力；

6.熟悉PCIE，USB，GigabitEthernet等SERDES协议的优先考虑。

**数字IC设计工程师（Serdes）（上海）**

职位描述：

1.负责高速模拟以及高速混合信号产品研发，参与产品定义及产品架构评估

2.参与系统架构制定，优化floorplan/功耗/面积/性能

3.负责高速数字设计，包括协议实现、混合信号环路、数字较准等RTL实现和验证

4.完成后端综合，门级仿真，时序分析，ECO和TOP集成

5.与模拟设计团队完成混合信号环路设计和时序检查

6.协助产品的调试和测试验证工作

7.协助解决产品量产中出现的问题和相关客户支持工作

任职要求：

1.微电子相关专业，硕士及以上学位

2.扎实的verilog代码编写能力，熟悉标准数字设计、验证和实现流程

3.对高速数字及混合信号设计和验证有深刻的理解

4.有团队合作精神，具有良好的沟通能力

5.有Serdes、AD/DA开发经验优先

**模拟IC设计工程师（上海 成都 北京）**

岗位职责：

1.负责深亚微米FPGA芯片所需的模拟和混合信号电路设计开发；

2.电路包括但不限于Bandgap/LDO/OSC/PLL/ADC/IO/DDR/Serdes等；

3.具体工作内容：

* 参与IP架构制定，撰写设计文档
* 用Matlab/Verilog/Verilog-A等工具进行系统建模，验证系统方案
* 电路实现和电路仿真
* 指导版图工程师完成版图设计和版图后仿真
* 和产品工程师一起完成IP集成验证和流片
* 制定IP的测试计划，并在流片后配合测试部门完成IP测试工作。

岗位要求：

1.硕士或以上学历，电子工程学或微电子学专业毕业；

2.有强烈学习新知识新技能的愿望和优秀的学习能力；

3.熟悉模拟和混合信号IC电路（Bandgap/LDO/OSC/PLL/ADC/IO/Serdes）的设计和仿真；

4.熟悉CMOS工艺模拟集成电路设计、流片和测试流程，有流片和测试经验者优先；

5.熟悉LayoutGuide，能指导版图工程师进行电路版图设计；

6.具有深亚微米电路设计经验；

7.有良好的英语沟通能力，良好的团队合作。

**软件开发工程师（GUI）（上海 成都）**

岗位职责：

1.参与开发集成电路设计软件的用户界面；

2.参与分析产品应用中发现的界面问题，提出并实现解决方案。

岗位要求：

1.计算机、电子工程相关专业本科或以上学历；

2.熟练掌握QT和C++ 编程；

3.具有一定的Linux和Windows软件开发经验；

4.具有电子设计软件自动化使用经验者优先；

5.有很强的责任心和敬业精神，主动学习新知识。

**编译器开发工程师（上海）**

岗位职责：

1.参与开发与维护公司编译器工具链；

2.项目工程的代码生成优化，性能优化及调优；

3.深入研究编译器新的代码优化与变换技术。

岗位要求：

1.工作经验不限，计算机、数学、微电子、软件工程、电子信息等相关专业，具有全日制大学本科及以上学历，硕士及以上尤佳。

2.较好的数学功底，数据结构和算法实现能力。

3.熟练使用Linux，Git，GDB；熟练使用make/cmake；

4.较强的C/C++开发能力，有丰富的问题分析定位与调试经验；

5.深入掌握基本的编译原理知识；

6.熟悉业界至少1个主流的编译器的设计与开发，如LLVM/GCC等。熟悉编译器前端Pass设计尤佳；

7.有较强的表达和沟通能力，良好的团队合作精神和顽强拼搏的精神。

**报名方式**

扫描二维码投递简历