

招聘简章

单位简介：山东航天人工智能安全芯片研究院，位于济南市高新舜泰北路 933 号博晶大厦，是由航天科工二院 706 所、省信通院、山东华翼等单位合作共建的**新型研发机构**。航芯院立足山东省新一代信息技术产业优势和基础，聚焦集成电路与信息安全两大产业融合，广泛整合聚集创新资源，致力创建国内领先、国际先进的新型信息安全研发机构，打造山东特色、济南品牌。

单位地址：济南市高新区舜泰北路 933 号博晶大厦

联系方式：0531-55585000 李老师 17862915621 毕老师 13658627889

投递邮箱：hyhr@holichip.com

单位网址：<http://www.saisc.com.cn/>

单位优势：

(1) **福利待遇丰厚：**入职五险一金、每日下午茶、年度体检、生日蛋糕卡、冬季取暖补贴、夏季高温福利、通讯补贴、交通补贴、餐补、节日福利、女士三八妇女节享受半天假期及福利等。

(2) **人性化管理：**弹性工作、八小时工作制，周末双休，节假日放假前下午三点下班，享受国家法定假期及年假。

(3) **企业文化浓郁：**朝阳行业，大牛带队、完善的人才培养晋升体系、定期内外培训，定制工装，定期团建、员工季度生日会、员工子女开放日，年会、年底评优奖励等。



扫描二维码，关注微信公众号了解更多信息~

招聘需求

招聘岗位	岗位描述	岗位要求	人数
IC 设计工程师	1、参与芯片数字电路规格定义，系统规划，设计实现，逻辑综合，时序分析，编写相关设计文档； 2、模块设计需求确定，数字逻辑设计，性能功耗分析和设计自测； 3、参与 SOC 系统验证并协助完成相应 FPGA 验证，支撑后端实现。	1、微电子、集成电路、电子信息及计算机等相关专业硕士及以上学历； 2、有逻辑设计或验证经验者优先； 3、熟悉 IC 开发流程，逻辑思维强，具备扎实的异步时序数字电路理论基础，具备一定 RTL 代码编写和综合经验、FPGA 或 ASIC 实践经验者优先。	2
IC 验证工程师	1、熟悉 UVM 验证方法学，能够搭建 UVM 验证码平台； 2、负责 SoC 子模块验证，撰写验证计划及验证报告；负责第三方 IP 模块的集成及验证工作 3、负责芯片的验证环境搭建及芯片级 pre-sim 和 post-sim 验证； 4、负责芯片级性能验证及异常情况验证。	1、微电子、集成电路、电子信息及计算机等相关专业硕士及以上学历； 2、有数字集成电路设计 SoC/ASIC 设计/验证经验者优先； 3、熟练使用 VCS, NC-Verilog 等设计验证工具；熟悉 System Verilog 语言，熟悉 UVM 验证方法学；熟悉 Linux 及脚本编写语言，如 perl、python 等优先。	2
FPGA 工程师	1、负责 FPGA 逻辑代码编写，调试，开发，软硬件联调； 2、负责完成 FPGA 项目的相关教程和测试文档； 3、如有需要协助部门领导开展其它工作。	1、电子信息、通信等相关专业硕士及以上学历； 2、熟悉 verilog 硬件描述语言，熟悉 FPGA 的设计方法和开发流程；熟悉 quartusii、ise、vivado、modelsim 等 FPGA 相关开发工具；熟练编写 testbench 对设计逻辑进行功能验证者优先；能够通过在线逻辑分析仪对问题模块修改； 3、能够独立阅读英文文档并有较好的文档编写能力。	2
安全算法(密码)工程师	1、密码算法架构设计及优化； 2、密码芯片的安全性分析与测试； 3、协助芯片设计工程师进行 RTL Coding design； 4、负责编写算法相关文档，包括算法实现及验证报告。	1、电子信息、信息安全、密码学、数学等相关专业硕士及以上学历； 2、具备 FPGA/ASIC 设计经验优先； 3、熟悉常用非对称算法及主要运算操作，能完成非对称密码算法基本运算高速实现；熟悉常见对称算法及主要架构和基本运算部件并能高速实现基本运算部件； 4、熟悉国密算法，能完成 SM2/3/4 的高速实现、AES、SHA1/2/3 的高速实现。	2
嵌入式软件工程师	基于单位信息安全及芯片应用的嵌入式软件开发。	1、电子信息、计算机等相关专业本科及以上学历； 2、熟悉 C/C++，熟悉脚本语言，有基于 Linux 系统的网络编程、系统编程等优先。	2
Linux 软件工程师	1、基于通用/国产/嵌入式 Linux 系统网络安全软件模块开发、调试； 2、基于通用/国产/嵌入式 Linux 系统网络、PCIE 等驱动开发、调试； 3、网络安全整机系统开发、调试。	1、电子信息、计算机等相关专业本科及以上学历； 2、熟悉 C 语言、脚本语言，有基于 Linux 系统的网络编程、系统编程等优先； 3、有大赛或项目经验优先。	2